

Publications of Enrico Martinelli

1. 1984 [An approach to the design of hardware curve generators for graphic displays](#) (pubblicazione collegata a convegno)
(Autori:G. ALIA, E. MARTINELLI, N. TANI)
2. 1985 [Table look-up graphic interpolation](#) (pubblicazione collegata a convegno)
(Autori:G. ALIA, F. BARSÌ, E. MARTINELLI, N. TANI)
3. 1993 [On the Lower Bound to the VLSI Complexity of Number Conversion from Weighted to Residue Representation](#) (pubblicazione su rivista)
(Autori:G. ALIA, E. MARTINELLI)
4. 1996 [Designing multioperand modular adders](#) (pubblicazione su rivista)
(Autori:G. ALIA, E. MARTINELLI)
5. 1997 [A voice Device for X11 Pointer Control](#) (pubblicazione collegata a convegno)
(Autori:M. GORI, M. MAGGINI, E. MARTINELLI)
6. 1997 [Connectionist-based Information retrieval](#) (pubblicazione collegata a convegno)
(Autori:M. GORI, M. MAGGINI, E. MARTINELLI)
7. 1997 [Inductive Inference of Tree Automata by Recursive Neural Networks](#)
(pubblicazione collegata a convegno)
(Autori:P. FRASCONI, M. GORI, M. MAGGINI, E. MARTINELLI, G. SODA)
8. 1997 [Progetto e Realizzazione di un Server Internet come Ausilio all'Organizzazione della Didattica](#) (pubblicazione collegata a convegno)
(Autori:A. BONDAVALLI, E. MARTINELLI, A. PARIGI)
9. 1997 [Web-Browser Access Through Voice Input and Page Interest Prediction](#)
(pubblicazione collegata a convegno)
(Autori:M. GORI, M. MAGGINI, E. MARTINELLI)
10. 1998 [A voice Device for X11 Pointer Control](#) (pubblicazione su rivista)
(Autori:M. GORI, M. MAGGINI, E. MARTINELLI)
11. 1998 [Adaptive Graphical Pattern Recognition: the Joint Role of Structure and Learning](#) (pubblicazione collegata a convegno)
(Autori:M. DILIGENTI, M. GORI, M. MAGGINI, E. MARTINELLI)
12. 1998 [Inductive Inference from Noisy Examples using Hybrid Finite State Filter](#)
(pubblicazione su rivista)
(Autori:M. GORI, M. MAGGINI, E. MARTINELLI, G. SODA)
13. 1998 [Logic Design of a fast circuit for iterative additions in redundant hybrid number systems](#) (pubblicazione su rivista)
(Autori:G. ALIA, E. MARTINELLI)
14. 1998 [Optimal VLSI Complexity Design for High Speed FFT using RNS](#) (pubblicazione su rivista)
(Autori:G. ALIA, E. MARTINELLI)

15. 1998 [Sign Detection in Residue Arithmetic Units](#) (pubblicazione su rivista)
(Autori:G. ALIA, E. MARTINELLI)
16. 1999 [A Fast RNS Digital Neural Processor](#) (altro)
(Autori:G. ALIA, E. MARTINELLI)
17. 1999 [A Voice Device with an Application-adapted Protocol for Microsoft Windows](#)
(pubblicazione collegata a convegno)
(Autori:C. DE MAURO, M. GORI, M. MAGGINI, E. MARTINELLI)
18. 1999 [NAUTILUS: Navigate Autonomously and Target Interesting Links for Users](#)
(altro)
(Autori:M. GORI, M. MAGGINI, E. MARTINELLI)
19. 2000 [Emulazione vocale del mouse per soggetti con disabilita' motoria](#) (pubblicazione collegata a convegno)
(Autori:C. DE MAURO, M. GORI, M. MAGGINI, E. MARTINELLI)
20. 2000 [How to Fake an RSA Signature by Encoding Modular Root Finding as a SAT Problem](#) (altro)
(Autori:C. FIORINI, E. MARTINELLI, F. MASSACCI)
21. 2000 [Learning user profiles in NAUTILUS](#) (pubblicazione collegata a convegno)
(Autori:M. GORI, M. MAGGINI, E. MARTINELLI, F. SCARSELLI)
22. 2001 [Adaptive graphical pattern recognition for the classification of company logos](#)
(pubblicazione su rivista)
(Autori:M. DILIGENTI, M. GORI, M. MAGGINI, E. MARTINELLI)
23. 2002 [Fast modular exponentiatin of large numbers with large exponents](#) (pubblicazione su rivista)
(Autori:G. ALIA, E. MARTINELLI)
24. 2002 [NEUROM: a ROM based RNS digital neuron](#) (altro)
(Autori:G. ALIA, E. MARTINELLI)
25. 2003 [How to fake an RSA signature by encoding modular root finding as a SAT problem](#) (pubblicazione su rivista)
(Autori:C. FIORINI, E. MARTINELLI, F. MASSACCI)
26. 2003 [Memory Performance of Public-Key cryptography Methods in Mobile Environments](#) (pubblicazione collegata a convegno)
(Autori:I. BRANOVIC, R. GIORGI, E. MARTINELLI)
27. 2004 [A Performance Evaluation of ARM ISA Extension for Elliptic Curve Cryptography over Binary Finite Fields](#) (pubblicazione collegata a convegno)
(Autori:S. BARTOLINI, I. BRANOVIC, R. GIORGI, E. MARTINELLI)
28. 2004 [A Workload Characterization of Elliptic Curve Cryptography in Embedded Environments](#) (pubblicazione su rivista)
(Autori:I. BRANOVIC, R. GIORGI, E. MARTINELLI)

29. 2004 [WebMIPS: A New Web-Based MIPS Simulation Environment for Computer Architecture Education](#) (pubblicazione collegata a convegno)
(Autori: I. BRANOVIC, R. GIORGI, E. MARTINELLI)
30. 2005 [NEUROM: a ROM based RNS digital neuron](#) (pubblicazione su rivista)
(Autori: G. ALIA, E. MARTINELLI)
31. 2005 [Recent Proposals for Tiled Architectures](#) (pubblicazione su volume collettaneo)
(Autori: S. BARTOLINI, R. GIORGI, E. MARTINELLI, Z. POPOVIC)
32. 2005 [Tiled Architectures & Recent Proposals for Chip Multiprocessors](#) (altro)
(Autori: S. BARTOLINI, R. GIORGI, E. MARTINELLI, Z. POPOVIC)
33. 2006 [Elliptic Curve Cryptography support for ARM based Embedded systems](#)
(pubblicazione su volume collettaneo)
(Autori: S. BARTOLINI, P. BENNATI, R. GIORGI, E. MARTINELLI)
34. 2007 [Inclusion of a Montgomery Multiplier Unit into an Embedded Processor's Datapath to Speed-up Elliptic Curve Cryptography](#) (pubblicazione su volume collettaneo)
(Autori: S. BARTOLINI, G. CASTAGNINI, E. MARTINELLI)
35. 2008 [Effects of Instruction-set Extensions on an Embedded Processor: a Case Study on Elliptic Curve Cryptography over GF\(2^m\)](#) (pubblicazione su rivista)
(Autori: S. BARTOLINI, I. BRANOVIC, R. GIORGI, E. MARTINELLI)
36. 2009 [Instruction Set Extensions for Cryptographic Applications](#) (pubblicazione su volume collettaneo)
(Autori: S. BARTOLINI, R. GIORGI, E. MARTINELLI)